Yêu cầu : Thiết kế mạch phân cực cố định, dùng cầu phân thế, mắc theo CE, có điện trở ổn định RE, sử dụng transistor NPN C1815, với Vcc=6V, Icmax=240mA, sai số ± 5%. Sử dụng đặc tuyến V-A giữa VCE và IC ứng với từng mức IB, vẽ dạng sóng của VCE và IC khi cho tín hiệu lối vào iB = 2sin(21000t) (mA).